

# [2week] インターンシップ FPGA設計体験

ハードウェア記述言語(Verilog-HDL)による  
**回路設計、論理シミュレーション**を行い、  
当社が開発した基板での**実機動作確認**までを  
体験していただきます。

期間中は、実際に働く**社員**に交じって  
仕事体験を実施しますので、  
当社で働くイメージを**リアル**に体感していただけます！  
**ぜひご参加ください。**



## 開催日および開催場所

開催日 : 2025年9月1日(月) ~ 9月12日(金)  
開催場所 : 住友電工システムソリューション(株) 此花事業所  
募集人数 : 1名  
備考 : 昼食費・交通費支給(上限あり)、服装自由

## 募集条件

デジタル回路・プログラミング経験がある方  
望ましい専攻学科 : 電気・電子系の学科

## 申し込み方法

QRコードから登録をお願いします ⇒  
(※) エントリーシートにて書類選考させていただきます。



(マイナビ)



(弊社採用ページ)

◆ 住友電工システムソリューション株式会社

【問い合わせ先】〒550-0001 大阪市西区土佐堀2-2-4

メール : sss-osakasaiyou-sml@list.sei.jp

TEL. 06-4803-5911 FAX. 06-4803-5921